

Плата носитель (ПК)

Модуль «PCIe-1553UD4»
МСКЮ.467100.020-01

слот PCIe

X1

Цель	Конт	Конт	Цель
PRSNT1_N	A1	A1	PRSNT1_N
+12V	A2	A2	Не используется
+12V	A3	A3	Не используется
GND	A4	A4	GND_1A
TCK	A5	A5	Не используется
TDI	A6	A6	Не используется
TDO	A7	A7	Не используется
TMS	A8	A8	Не используется
+3.3V	A9	A9	+3.3V_1A
+3.3V	A10	A10	+3.3V_2A
PERST_N	A11	A11	PERST_N
GND	A12	A12	GND_2A
REFCLKP	A13	A13	REFCLK_P
REFCLKN	A14	A14	REFCLK_N
GND	A15	A15	GND_3A
PERPO	A16	A16	PERPO
PERNO	A17	A17	PERNO
GND	A18	A18	GND_4A
+12V	B1	B1	Не используется
+12V	B2	B2	Не используется
+12V	B3	B3	Не используется
GND	B4	B4	GND_1B
SMCLK	B5	B5	Не используется
SMDAT	B6	B6	Не используется
GND	B7	B7	GND_2B
+3.3V	B8	B8	+3.3V_1B
TRST	B9	B9	Не используется
+3.3V_AUX	B10	B10	+3.3VAUX
WAKE_N	B11	B11	Не используется
RSVD	B12	B12	Не используется
GND	B13	B13	GND_3B
PETPO	B14	B14	PETPO
PETNO	B15	B15	PETNO
GND	B16	B16	GND_4B
PRSNT2_N	B17	B17	PRSNT2_N
GND	B18	B18	GND_5B

J1

DB-9-M

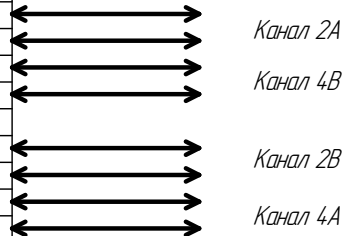
Цель	Конт	Конт	Цель
1A_N	1	1	1A_N
1A_P	2	2	1A_P
3B_P	3	3	3B_P
3B_N	4	4	3B_N
GND	5	5	GND
1B_N	6	6	1B_N
1B_P	7	7	1B_P
3A_P	8	8	3A_P
3A_N	9	9	3A_N



J2

DB-9-M

Цель	Конт	Конт	Цель
2A_N	1	1	2A_N
2A_P	2	2	2A_P
4B_P	3	3	4B_P
4B_N	4	4	4B_N
GND	5	5	GND
2B_N	6	6	2B_N
2B_P	7	7	2B_P
4A_P	8	8	4A_P
4A_N	9	9	4A_N



Идентификатор документа на электронном носителе МСКЮ.467100.020-0135.pdf

				МСКЮ.467100.020-01 35			
				Модуль «PCIe-1553UD4»			
				Схема электрическая подключения			
Изм.	Лист	№ докум.	Подп.	Дата	Лит	Масса	Масштаб
Разраб.	Колокольцова В.С.			29.09.2017			
Проб.	Рудяков А.А.			29.09.2017			
Т.контр.	Шумилов Е.В.			29.09.2017	Лист	Листов	1
Н.контр.	Шумилов Е.В.			29.09.2017	ООО «НОВОМАР»		
Упл.	Демидова С.Д.			29.09.2017			

Перв. примен. Справ. № Подп. и дата Инв. № д.ф.п. Взам. инв. № Подп. и дата Инв. № подл.